

3.2.	Способы индикации в СС-схемах	64
3.2.1.	Глобальная индикация	65
3.2.2.	Схемы редукции	65
3.3.	Построение комбинационных СС-схем	72
3.3.1.	Парафазное преобразование	73
3.3.2.	Связь ПФС-преобразования и индикации	75
3.3.3.	СС-секции	77
3.3.4.	Общий порядок построения комбинационных СС-схем.	79
3.3.5.	Синтез СС-секций	81
3.4.	Правила манипулирования сигналами в СС-схемах	99
3.4.1.	Контрольные сигналы	100
3.4.2.	ПФС-сигналы	100
3.4.3.	Бистабильные сигналы.	101
3.5.	Создание последовательностных СС-схем.	102
3.5.1.	Использование бистабильных ячеек.	102
3.5.2.	Самосинхронные запоминающие ячейки.	103
3.5.3.	Самосинхронные автоматы	107
3.6.	Самосинхронные конвейеры.	110
3.7.	Проблема задержек трасс после разветвлений.	114

Глава 4. Примеры самосинхронных схем 119

4.1.	Комбинационные схемы	120
4.1.1.	Дешифратор	120
4.1.2.	Мультиплексор	121
4.1.3.	Демультимплексор	122
4.1.4.	Схема равнозначности	123
4.1.5.	Полусумматор	124
4.1.6.	Сумматор одноразрядный	124
4.2.	Схемы с памятью.	125
4.2.1.	Индикаторные триггеры.	125
4.2.2.	Информационные триггеры	129
4.2.3.	Параллельные регистры	135
4.2.4.	Последовательные регистры	135
4.2.5.	Счетчики	140
4.3.	Преобразование моносигналов в самосинхронные.	142

Глава 5. Анализ схем на самосинхронность 145

5.1.	Начальные и основные состояния.	145
5.2.	Дисциплина входных наборов	147
5.3.	Согласованное замыкание	148
5.3.1.	Константное замыкание	149
5.4.	Событийные методы анализа (замкнутых схем).	151
5.4.1.	Прямой метод по диаграммам переходов (ДП)	152
5.4.2.	Метод диаграмм изменений.	157